

Selényi Endre közleményjegyzéke

Az adatok 2013.09.15.-ig fel vannak töltve.

(Forrás: <http://mycite.omikk.bme.hu/search/slist.php?lang=0&AuthorID=10001324>)

2007

1. Polgár B, Selényi E
Gradient Based System-level diagnosis.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 51:(1-2) pp. 43-55. (2007)
[Scopus link](#), [Teljes dokumentum](#), [Dokumentum a kiadónál](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus
[Scopus link](#)

2005

2. B. Polgár, E. Selényi, T. Bartha
On The Extension And Applicability of The P-graph Modeling Paradigm to System-level Diagnostic Problems.
SCALABLE COMPUTING PRACTICE AND EXPERIENCE 6:(2) pp. 45-57. (2005)
[Teljes dokumentum](#), [Dokumentum a kiadónál](#)
Folyóiratcikk/Szakcikk/Tudományos

2003

3. Endródi Csilla, Selényi Endre, Hornák Zoltán
Security and Applicability of NTRU.
In: BME (szerk.)
Proceedings of the 10th PhD Mini-Symposium.
Budapest, Magyarország, 2003.02.04-2003.02.05. (BME) Budapest: Budapest University of Technology and Economics Department of Measurement and Information Systems, pp. 26-27. ISBN: 963 420 741 3

[Teljes kötet](#)
Könyvrészlet/Konferenciaközlemény/Tudományos
Source: PubEx
4. B. Polgár, E. Selényi
Probabilistic Diagnostics With P-graphs.
ACTA CYBERNETICA-SZEGED 16:(2) pp. 279-291. (2003)
[Scopus link](#), [Teljes dokumentum](#), [Dokumentum a kiadónál](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus
[Scopus link](#)

2002

5. Polgár B, Selényi E
Probabilistic Diagnostics With P-graphs.
In: Proc. of CSCS2002, The Third Conference of Phd Students in Computer Science.
Szeged, Magyarország, 2002.07.01-2002.07.04. p. 82.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
6. Polgár B, Bartha T, Selényi E

Modeling Uncertainty In System-level Fault Diagnosis Using Process Graphs.
In: Proc. of DAPSYS 2002, 4th Austrian-Hungarian Workshop on Distributed and Parallel Processing. Linz, Ausztria, 2002.09.29-2002.10.02. Kluwer Academic Publishers, pp. 195-202.

[Teljes dokumentum](#)

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

7. Polgár B, Selényi E

Efficiency of P-graph Based Syndrome Decoding.

In: Proceedings of DDECS2002, The 5th IEEE Design And Diagnostics of Electronic Circuits and Systems Workshop. Brno, Csehország, 2002.04.17-2002.04.19. pp. 374-377.

[Teljes dokumentum](#)

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

8. Kondorosi Károly, Balla Katalin, László Zoltán, Selényi Endre

Minőségbiztosítás a felsőoktatásban - egy megközelítési javaslat.

In: Informatika a felsőoktatásban 2002. Debrecen, Magyarország, 2002.08.28-2002.08.30. p. & Paper &

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
(Kiegészítés alatt)

9. Endrődi Csilla, Selényi Endre, Hornák Zoltán

ECC vagy RSA?

In: Nagy Miklós (szerk.)

Networkshop 2002. Eger, Magyarország, 2002.03.26-2002.03.28. (Eszterházy Károly Tanárképző Főiskola) Nemzeti Információs Infrastruktúra Fejlesztési Program Iroda, Paper B11.

[Teljes kötet](#)

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

Cikk száma a konferencián vagy Kezdő oldal ismeretlen

(Kiegészítés alatt)

2000

10. Hornák Zoltán, Selényi Endre

Micro-payment With Mobile Phones.

In: Proceedings of the 2000 mini-Symposium. Budapest, Magyarország, 2000.01.17. (BME) pp. 50-51.

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

Source: PubEx

1999

11. Majzik I, Jávorszky J, Pataricza A, Selényi E

Concurrent Error Detection of Program Execution Based on Statechart Specification.

In: Puschner P (szerk.)

Proc. 10th European Workshop on Dependable Computing (EWDC-10).

Vienna, Ausztria, 1999.05.06-1999.05.07. (125) Vienna: Österreichische Computer Gesellschaft, pp. 181-185.

(Schriftenreihe der ÖCG)ISBN: 3-85403-125-4

[Teljes dokumentum](#)

Könyvrészlet/Konferenciaközlemény/Tudományos

Független idéző: 1 Összesen: 1

12. Hornák Zoltán, Selényi Endre

Realization of Access Control Methods.

In: Proceedings of the 1999 Mini-Symposium. Budapest, Magyarország, 1999. (BME) pp. 30-31.

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

Source: PubEx

13. E Selényi, Zs Illyefalvi Vitéz, L Koller, Cs Szabó

Új rendszerű szakirányú továbbképzés a Villamosmérnöki és Informatikai Karon.

In: Műegyetem 2000 Konferencia. Budapest, Magyarország, 1999.01.20-1999.01.21. pp. 91-94.

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

14. E Selényi, T Bartha

Efficient Probabilistic Algorithms for Large Systems. Fast Abstract.

In: Jan Hlavicka, Erik Maehle, András Pataricza (szerk.)

Dependable Computing – EDCC-3: Third European Dependable Computing Conference.

Praha, Csehszlovákia, 1999.09.15-1999.09.17. Berlin: Springer, p. &

((Lecture notes in computer science; 1667.)ISBN: 3-540-66483-1

Könyvrészlet/Konferenciaközlemény/Tudományos

Kezdő oldal ismeretlen

(Kiegészítés alatt)

15. Bartha T, Selenyi E

Probabilistic fault diagnosis in large, heterogeneous computing systems.

PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 43:(2) pp. 127-149. (1999)

[Scopus link](#), [Dokumentum a kiadónál](#)

Folyóiratcikk/Szakcikk/Tudományos

Source: Scopus

16. A Petri jr, A Pataricza, E Selényi

Behavioural VHDL Description Based Synthesis of Self-Checking Circuits.

In: Puschner P (szerk.)

Proc. 10th European Workshop on Dependable Computing (EWDC-10).

Vienna, Ausztria, 1999.05.06-1999.05.07. (125) Vienna: Österreichische Computer Gesellschaft, pp. 135-142.

(Schriftenreihe der ÖCG)ISBN: 3-85403-125-4

Könyvrészlet/Konferenciaközlemény/Tudományos

1998

17. Hornák Zoltán, Selényi Endre

Security Requirements in Distributed Systems.

In: Proceedings of the 1998 Mini-Symposium. Budapest, Magyarország, 1998. (BME) pp. 32-33.

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

Source: PubEx

1997

18. Hornák Zoltán, Selényi Endre

Protection Against Abuses of Programmers.

In: 1st International Conference of PhD Students. Miskolc, Magyarország, 1997.08. University of Miskolc, pp. 169-176. Paper Tu. 97-463.

Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

Source: PubEx

19. Hornák Zoltán, Selényi Endre

Application of the Zero Rights Method.

In: Benyó Z, Szirmay-Kalos L (szerk.)

Proceedings of the Conference on the Latest Results in Information Technology. 101 p. Budapest, Magyarország, 1997.05.28-1997.05.29. Budapest: Budapesti Műszaki

Egyetem, pp. 94-97. ISBN: 963-421-545-9

Könyvrészlet/Konferenciaközlemény/Tudományos

Source: PubEx

20. Bartha T, Selenyi E

Probabilistic System-level Fault Diagnostic Algorithms For Multiprocessors.

PARALLEL COMPUTING 22:(13) pp. 1807-1821. (1997)

IF, WoS link, [Scopus link](#), DOI: 10.1016/S0167-8191(96)00078-6

Adatbázis-linkek: [Google scholar link](#), [Google scholar hash link](#)

Folyóiratcikk/Szakcikk/Tudományos

Source: Scopus

[Scopus link](#)

Független idéző: 2 Függő idéző: 3 Összesen: 5

1996

21. T Bartha, [E Selényi](#)
System-Level Diagnosis Based on Local Test Results.
In: Proc. of the 1996 Mini-Symposium. Budapest, Magyarország, 1996. Technical University of Budapest, Department of Instrumentation and Measurement, pp. 35-36.
[Teljes dokumentum](#)
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
Source: PubEx
22. T Bartha, [E Selényi](#)
Efficient Algorithms for System Level Diagnosis of Multiprocessors Using Local Information.
In: Proc. of the DAPSYS '96 Workshop on Distributed and Parallel Systems. Miskolc, Magyarország, 1996.10. pp. 183-190.
[WoS link](#), [Teljes dokumentum](#)
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
Source: PubEx
23. Petri A, Urban P, Altmann J, Dal Cin M, [Selenyi E](#), Tilly K, Pataricza A
Constraint-based diagnosis algorithms for multiprocessors.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 40:(1) pp. 39-52. (1996)
[Scopus link](#), [Dokumentum a kiadónál](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus
24. Csertan G, Pataricza A, [Selenyi E](#)
Design for testability with HW-SW Co-Design.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 40:(1) pp. 25-37. (1996)
[Scopus link](#), [Dokumentum a kiadónál](#)
Adatbázis-linkek: [Google scholar hash link](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus

1995

25. T Bartha, [E Selényi](#)
Considering Syndrome decoding as a Classification Problem.
In: Proc. of the 1995 Mini-Symposium. Budapest, Magyarország, 1995. Technical University of Budapest, Department of Instrumentation and Measurement, pp. 1-2.
[Teljes dokumentum](#)
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
Source: PubEx
26. Csertan Gy, Pataricza A, [Selenyi E](#)
Dependability Analysis in HW-SW Co-Design.
In: IEEE (szerk.)
IEEE Computer Performance and Dependability Symposium, IPDS'95.
Erlangen, Németország, 1995.04.24-1995.04.26. New York: IEEE, pp. 306-315. ISBN: 0-8186-7059-2
DOI: [10.1109/IPDS.1995.395821](#)
Könyvrészlet/Konferenciaközlemény/Tudományos
[IEEE Xplore link](#)
Független idéző: 4 Függő idéző: 1 Összesen: 5

1994

27. T Bartha, E Selényi
 The Mathematical Model of Integrated Diagnostics.
 In: Proc. of the 1994 Mini-Symposium. Budapest, Magyarország, 1994. Technical University of Budapest, Department of Instrumentation and Measurement, pp. 3-4.
 Teljes dokumentum
 Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
 Source: PubliEx
28. T Bartha, E Selényi
 Integrated Diagnostics.
 Research Note, Technical University of Budapest, Dept. of Measurement and Instrument Engineering (1994)
 Teljes dokumentum
 Egyéb/Nem besorolt/Tudományos
 Source: PubliEx
 Korábbi besorolás (2014-05-16-ig): Egyéb/Kutatási jelentés (belső)
29. Pataricza A, Selényi E, Somogyi A (szerk.)
 Proc. Eighth Symposium on Microcomputer and Microprocessor Applications (uP'94). Budapest, Magyarország, 1994.10.12-1994.10.14.
 HTE, 1994.
 Vol. 1-2
 Egyéb konferenciakötet/nincs altípus/Tudományos
 BME-OMIKK
30. Pataricza A, Tilly K, Selenyi E, Dal Cin M
 A Constraint Based Approach to System Level Diagnosis.
 Technical Report 4/94, Friedrich-Alexander Univ. Erlangen-Nürnberg, IMMD3 (1994)
 Egyéb/Kutatási jelentés (közzétett)/Tudományos
31. A Pataricza, E Selenyi, A Somogyi (szerk.)
 Proceedings of The Eight Symposium on Microcomputer and Microprocessor Applications.
 Budapest, Magyarország, 1994.10.12-1994.10.14.
 Technical University of Budapest, 1994.
 Egyéb konferenciakötet/nincs altípus/Tudományos
32. A Pataricza, E Selenyi, A Somogyi (szerk.)
 Proceedings of The Eight Symposium on Microcomputer and Microprocessor Applications.
 Budapest, Magyarország, 1994.10.12-1994.10.14.
 Technical University of Budapest, 1994.
 Egyéb konferenciakötet/nincs altípus/Tudományos
33. A Pataricza, E Selényi
 Error-Detecting Codes in Hardware Testing.
JOURNAL ON COMMUNICATIONS XLV:(3) pp. 30-37. (1994)
 Folyóiratcikk/Szaccikk/Tudományos
34. A Pataricza, K Tilly, E Selényi, M Dal Cin, A Petri
 Constraint-based System Level Diagnosis of Multiprocessor Architectures.
 In: Pataricza A, Selényi E, Somogyi A (szerk.)
 Proc. Eighth Symposium on Microcomputer and Microprocessor Applications (uP'94). Budapest, Magyarország, 1994.10.12-1994.10.14. HTE, pp. 75-84. Vol. Vol. 1-2
 Kötet megjegyzések: BME-OMIKK
 Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1992

35. E Selényi
 System-Level Fault Diagnosis in Multiprocessor Systems with General Test Invalidation Model.
 In: Informatic Kolloquium. Erlangen ; Nürnberg, Németország, 1992.07.22. Friedrich-Alexander-Universität Erlangen-Nürnberg, p. &
 Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
 (Kiegészítés alatt)

1991

36. E Selényi, A Pataricza
Problems and Methods of the Self-Test.
In: From Theory to Prototype Workshop. Organised by University of New Hampshire and Budapest TU. Budapest, Magyarország, 1991.09.04-1991.09.06. BME, p. &. Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos (Kiegészítés alatt)

1990

37. Nikolova NB, Selenyi E
A Model For System-level Hybrid Fault-diagnosis.
DOKLADY NA BALGARSKATA AKADEMIJA NA NAUKITE 43:(11) pp. 49-52. (1990)
IF, [WoS link](#)
Folyóiratcikk/Szakcikk/Tudományos
38. ND Nikolova, E Selényi
A Model for System-Level Hybrid Fault Diagnosis.
In: 13th International Conference on Fault-Tolerant Systems and Diagnostics. Varna, Bulgária, 1990. p. &. Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos (Kiegészítés alatt)
39. E Selényi
Computer Science in Higher Education in Hungary.
In: Fit'90 (Future Trends in Information Technology). Salzburg, Ausztria, 1990.09.26-1990.09.28. Paper B11.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos (Kiegészítés alatt)

1989

40. Rátz Csaba, Bagó Balázs, Horváth István, Kiss István, Hainzmann János, Selényi Endre, Jüling Emil
Kapcsolási elrendezés logikai állapotsorozatok tetszés szerinti szavainak és/vagy szószorozatainak kijelölésére eltárolására és a tárolási folyamat befejezésére.
Lajstromszám: 207898
Közzététel éve: 1989
Benyújtás helye: Magyarország
Óltalmi formák/Magyar szabadalom/Tudományos
41. Hainzmann János, Rátz Csaba, Bagó Balázs, Horváth István, Selényi Endre, Jüling Emil
Prom, Eprom programozóval egybeépített memória emulátor készülék.
Lajstromszám: 207171
Közzététel éve: 1989
Benyújtás helye: Magyarország
Óltalmi formák/Magyar szabadalom/Tudományos
42. Bagó Balázs, Hainzmann János, Horváth István, Jüling Emil, Rátz Csaba, Selényi Endre
Kapcsolási elrendezés egyprocesszoros in-circuit emulátorok kialakítására.
Lajstromszám: 200850
Közzététel éve: 1989
Benyújtás helye: Magyarország
Óltalmi formák/Magyar szabadalom/Tudományos
43. Bagó B, Hainzmann J, Horváth I, Jobbágy Á, Nemes S, Pataricza A, Rátz Cs, Selényi E
Kapcsolási elrendezés intelligens elektronikus berendezések csatolására aszinkron soros hurkon keresztül.
Lajstromszám: 200515, Ügyszám: 5241/87
Közzététel éve: 1989

Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos

1988

44. ND Nikolova, E Selényi
A Diagnostic algorithm for Self-Checking System with General Test Invalidation.
In: XI. Int. Conference on Fault-Tolerant Systems and Diagnostics. Suhli, Németország, 1988. pp. 203-207. Vol. Vol. III
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
Függő idéző: 1 Összesen: 1
45. Jobbágy Akos, Pataricza Andras, Selenyi Endre
Quality Control System For Biomedical Instrumentation.
In: HARRIS G, WALKER C (szerk.)
10th Annual International Conference of IEEE EMBS.
New Orleans, Amerikai Egyesült Államok, 1988.11.04-1988.11.07. (IEEE Engineering in Medicine and Biology Society) New York: IEEE Press, pp. 1233-1234.
[WoS link](#), [Scopus link](#), DOI: 10.1109/IEMBS.1988.94890
Adatbázis-linkek: [Google scholar link](#), [Google scholar hash link](#)
Könyvrészlet/Konferenciaközlemény/Tudományos
46. Jobbágy Á, Pataricza A, Selényi E
Végteszt rendszer intelligens mérőberendezésekhez.
In: VII. Országos Elektronikus Műszer és Méréstechnika Konferencia. Győr, Magyarország, 1988.06.02-1988.06.04. MATE, pp. 36-42.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
47. Jobbágy Á, Pataricza A, Selényi E, Kiss E
Computer Aided Quality Control System for Microprocessor-based Biomedical Instrumentation.
In: Computer-Aided Quality Assurance. Leipzig, Németország, 1988.03.17-1988.03.19. IMEKO, pp. 254-260.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
48. Hunyady I, Jobbágy Á, Pataricza A, Selényi E
PC-bázisú munkahely végbeméréshez és végellenőrzéshez.
MAGYAR ELEKTRONIKA V:(4) pp. 12-16. (1988)
Folyóiratcikk/Szaccikk/Tudományos

1987

49. Selenyi E
New Methods for Pseudoexhaustive Testing.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 31:(1-2) pp. 11-20. (1987)
[Scopus link](#)
Folyóiratcikk/Szaccikk/Tudományos
Source: Scopus

1986

50. Jobbágy Á, Pataricza A, Selényi E
Service System and Instrument for Microprocessor - based Devices: The Extension of the Self-test.
In: IX. International Conference: Fault Tolerant Systems and Diagnostics. Brno, Csehszlovákia, 1986.06.25-1986.06.27. Czechoslovak Scientific Technical Society, pp. 293-298.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1985

51. Selényi Endre, Szegi András, Kiss Ernő, Pararicza András, Simonkai Sándor, Rátz Csaba, Vimláci Pál, Zoltai József, Borlay Endre, Regős Pál, Kiss Miklós, Radnóci Ferenc, Zoltán István
Kapcsolási elrendezés mikroprocesszoros rendszerek fejlesztésére és/vagy ellenőrzésére.
Lajstromszám: 187034
Közzététel éve: 1985
Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos
52. Selényi Endre
A rendszerszintű önellenőrzés általánosítása.
118 p. 1985. (MTA Doktora)
Disszertáció/MTA Doktora/Tudományos
Függő idéző: 2 Összesen: 2
53. Selényi E
Új részben-kimerítő kódok.
MÉRÉS ÉS AUTOMATIKA 33:(11) pp. 401-405. (1985)
Folyóiratcikk/Szakcikk/Tudományos
54. Selényi E
6. 7. 14. fejezet.
In: Schnell László (szerk.)
Jelek és rendszerek mérés technikája. 1112 p.
Budapest: Műszaki Könyvkiadó, p. &. ISBN: 963-10-5617-1
Adatbázis-linkek a kötethez: [BME OMIKK link](#), [OSZK link](#)
Könyvrészlet/Könyvfejezet/Tudományos
(Kiegészítés alatt)
55. Jobbágy Á, Pataricza A, Selényi E
Service and Maintenance for a Microprocessor Application System: Problems and Solutions.
In: anon (szerk.)
ATE '85 Conference In-Field Testing.
Wiesbaden, Németország, 1985.03.19. Wiesbaden: Network GmbH, pp. 3.5.1-3.5.16. ISBN: 0-907634-56-7
Adatbázis-linkek: [Scopus link](#)
Könyvrészlet/Konferenciaközlemény/Tudományos
Függő idéző: 1 Összesen: 1
56. Jobbágy Á, Pataricza A, Selényi E
Self-test and Field Maintenance System for Microprocessor Controlled Instruments.
In: IMEKO X. World Congress. Prága, Csehszlovákia, 1985. IMEKO, pp. 69-77.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
Független idéző: 1 Függő idéző: 1 Összesen: 2
57. Horváth G, Kollár I, Péceli G, Selényi E, Sztipánovits J
Az MMT mikroprocesszoros alkalmazástechnikai rendszer.
MMT TÁJÉKOZTATÓ 1:(1) pp. 3-9. (1985)
Folyóiratcikk/Szakcikk/Tudományos
58. Horváth G, Kollár I, Péceli G, Selényi E, Sztipánovits J
Az MMT mikroprocesszoros alkalmazástechnikai rendszer.
MAGYAR ELEKTRONIKA 2:(7) pp. 18-22. (1985)
Folyóiratcikk/Szakcikk/Tudományos

1984

59. Selényi E
Mikroprocesszoros önteszt. Tutorial előadás.
In: μ P'84 Konferencia. Gyöngyös, Magyarország, 1984. pp. 55-72.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

60. Selényi E
Mikroprocesszoros készülékek öntesztje.
In: MMT Alkalmazói Konferencia. Budapest, Magyarország, 1984. pp. 143-150.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
61. Selényi E
A kódoláselmélet alapjai: Tutorial előadás.
In: μ P'84 Konferencia. Gyöngyös, Magyarország, 1984. pp. 19-36.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
62. Jobbágy Á, Szegi A, Zillich P, Bádi B, Kollár I, Papp Z, Pataricza A, Pásztor I, Péceli G, Vimládi P, Horváth G, Selényi E, Schnell L, Sztipánovits J, Hanák P, Zoltán I
Kapcsolási elrendezés intelligens elektronikus eszközök csatolására.
NSZO: G06F-015/16
Lajstromszám: 183331, Ügyszám: 354/81
Közzététel éve: 1984
Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos
63. Horvath I, Pataricza A, Selényi E
Field-service System for Intelligent Measuring Equipment.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 28:(1) pp. 29-41. (1984)
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus

1983

64. Selényi E
Az MMT rendszer integrált fejlesztési háttere.
In: XX. Ipari Elektronikus Mérés és Szabályozás Szimpózium. Balatonszéplak, Magyarország, 1983. Paper B11.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
(Kiegészítés alatt)
65. Pataricza A, Selényi E, Szegi A
Automatic Testing of Microprocessor System Unit Boards.: Lect Delivered on the Bicenten Sci Sess of the Fac for Electr Eng of the Tech Univ Budapest.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 27:(3-4) pp. 377-383. (1983)
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus

1981

66. Sztipánovits János, Rácz Gábor, Horváth Gábor, Selényi Endre, Zillich Pál, Vimládi Pál, Schnell László, Nagy András, Hanák Péter, Hainzmann János, Zoltán István
Intelligens elektronikus berendezés.
Lajstromszám: 177236
Közzététel éve: 1981
Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos
67. Schnell Laszlo, Selényi Endre, Sztipánovits Janos
Questions of Microprocessors Applications in the Instrument Industry.:
MIKROPROCESSZOROK MUSZERIPARI ALKALMAZASANAK NEHANY KERDESE.
MÉRÉS ÉS AUTOMATIKA 29:(7) pp. 241-246. (1981)
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus
68. E Selényi, J Sztipánovits
Microprocessor System for Industrial Application.
In: Euromicro'81. Paris, Franciaország, 1981. Paper B11.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

(Kiegészítés alatt)

1980

69. E Selényi, E Tóth
Microprocessor Technology for Digital Equipment Design in Higher Education.
In: Colloquium of IMEKO-TC1. Budapest, Magyarország, 1980. IMEKO, Paper B11.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
(Kiegészítés alatt)
70. E Kiss, A Pataricza, E Selényi, A Szegi
Production Test, Final Test and Maintenance System for Microprocessor Controlled
Equipment.
In: MIMI'80, 6th International Symposium of the ISMM. Budapest, Magyarország,
1980. ISMM, pp. 255-259.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1979

71. Horváth G, Rácz G, Selényi E, Sztipánovits J
Mikroprocesszorok alkalmazástechnikai rendszere - az MMT rendszer:
Microprocessor Application System - the MMT System.
MÉRÉS ÉS AUTOMATIKA 27:(6) pp. 221-228. (1979)
Folyóiratcikk/Szakcikk/Tudományos
72. Horváth G, Kiss E, Rácz G, Selényi E, Sztipánovits J
Microprocessor Application System for Instrumentation.
In: VIII. IMEKO World Congress: Measurement for Progress in Science and Technology.
Moszkva, Szovjetunió, 1979.05.21-1979.05.27. Budapest: Akadémiai Kiadó, pp. 61-69.
(Acta IMEKO 1979; .)
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1978

73. Hanák P, Selényi E, Szegi A
Univerzális mikroprocesszoros fejlesztő rendszer.
In: XV. Ipari Elektronikus Mérés és Szabályozás Szimpózium. Balatonszéplak,
Magyarország, 1978. pp. 127-138.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1977

74. Hanák Péter, Rácz Gábor, Selényi Endre
A Zagyva-Tarna Vízgazdálkodási Szabályozó Rendszer.
VÍZDOK, Budapest (1977)
Egyéb/Kutatási jelentés (közzétett)/Tudományos

1976

75. Selényi E
A Zagyva-Tarna Vízgazdálkodási Szabályozó Rendszer telemechanikája.
In: XIII. Ipari Elektronikus Mérés és Szabályozás Szimpózium. Balatonszéplak,
Magyarország, 1976. p. &
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
(Kiegészítés alatt)

1974

76. Hanák Péter, Selényi Endre
Kisszámítógéppel vezérelt mérésadatgyűjtő és távvezérlő rendszer
rendszer szervezési kérdései.
In: Számítógéptechnika '74. Esztergom, Magyarország, 1974.09.30-
1974.10.04. Budapest: Neumann János Számítógép-tudományi Társaság, pp. 327-341.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1973

77. Selényi Endre
Kiegyenlítő berendezés nullmódszerű váltakozófeszültségű mérőhálózat digitális
kiegyenlítésére.
Lajstromszám: 163495
Közzététel éve: 1973
Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos
78. E. Selényi, P Hanák
Some Applications of Information Theory in Measurement.
In: ACTA IMEKO Vol. 1. B 101. Dresden, Németország, 1973. IMEKO, pp. 29-36.
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos

1972

79. Selényi Endre
Váltakozófeszültségű mérőhálózatok gyors digitális kiegyenlítése:
VALTAKOZOFOFESZULTSEGU MEROHALOZATOK GYORS DIGITALIS KIEGYENLITESE.
MÉRÉS ÉS AUTOMATIKA 20:(9) pp. 351-355. (1972)
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos
Source: Scopus
80. Selényi Endre
Váltakozófeszültségű mérőhálózatok gyors digitális kiegyenlítése.
230 p. 1972. (Kandidátus)
Disszertáció/Kandidátus/Tudományos
BME-OMIKK

1971

81. Korányi Gyula, Schnell László, Selényi Endre, Simák Pál
Kapcsolási elrendezés nagyfeszültségű folyamatos gerjesztés változtatású
áramkomparátor számára.
Lajstromszám: 159446
Közzététel éve: 1971
Benyújtás helye: Magyarország
Oltalmi formák/Magyar szabadalom/Tudományos

1970

82. E. Selényi
A New Method for Digital Compensation of AC Bridges.
**PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 14:(4) pp. 381-
398. (1970)**
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos

1969

83. L. Gazsi, E. Selényi
Toleranzprüfung Aktiver RC-filter in Doppel-T-Schaltung.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 13:(3) pp. 182-203. (1969)
Folyóiratcikk/Szakcikk/Tudományos
84. Gazsi L, Selényi E
Aktív kettős T szűrőelem vizsgálata.
MÉRÉS ÉS AUTOMATIKA XVII:(4) pp. 166-170. (1969)
Folyóiratcikk/Szakcikk/Tudományos
85. E. Selényi
High-Speed Automatic Digital Compensation of AC Measuring System.
In: IMEKO Symposium on Information Processing in Measurement Systems. Pezinok, Csehszlovákia, 1969.10.07-1969.10.10. IMEKO, p. &
Egyéb konferenciaközlemény/Konferenciaközlemény/Tudományos
(Kiegészítés alatt)
86. E. Selényi
Balancing Properties of Current Comparator Capacity Measuring Network.
PERIODICA POLYTECHNICA-ELECTRICAL ENGINEERING 13:(1-2) pp. 1-16. (1969)
[Scopus link](#)
Folyóiratcikk/Szakcikk/Tudományos